

da **edição 1** (publicada a 11 de junho de 2015) para a **edição 2** (publicada a 16 de junho de 2015):

### substituiu-se

#### (página 34)

"Uma memória é assim um módulo que tem como principal função a salvaguarda de dados (quer de um só bit ou de uma sequência de **n** bits)."

por

"Uma memória é assim um módulo que tem como principal função a salvaguarda de dados (quer de um só bit ou de uma sequência de **b** bits)."

#### (página 34)

"Em termos de hardware, uma ROM tem dimensões  $2^n \times b$ , onde **n** é o número de bits por sequência de bits guardada na ROM e **b** número de endereços da ROM."

por

"Em termos de hardware, uma ROM tem dimensões  $2^n \times b$ , onde **b** é o número de bits por sequência de bits guardada na ROM e  $2^n$  é número de endereços da ROM."

#### (página 35)

"Na Figura 26 podemos ver a estrutura interna de uma ROM (modelo conceptual), onde temos quatro palavras de **n** bits."

por

"Na Figura 26 podemos ver a estrutura interna de uma ROM (modelo conceptual), onde temos quatro palavras de **b** bits."

#### (página 35)

"(...) onde sai a palavra escolhida por via do endereço inserido e do multiplexer, com **n** bits (geralmente potências de base 2)."

por

"(...) onde sai a palavra escolhida por via do endereço inserido e do multiplexer, com **b** bits (geralmente potências de base 2)."

### acrescentou-se

#### (página 35)

Figura 26 passa a ter largura de bits da saída dataOut (com **b** bits) e entrada address (com **n** bits).